

Plan 257 Ing.Tec.Informática de Gestión

Asignatura 16517 ESTRUCTURA Y TECNOLOGIA DE COMPUTADORES I

Grupo 1

Presentación

Programa Básico

Objetivos

Comprensión de la organización y funcionamiento de un procesador desde el punto de vista externo al nivel más bajo. Dominio de la programación en ensamblador IA-32.

Programa de Teoría

La asignatura incluye prácticas de laboratorio. Las prácticas consistirán en diversos ejercicios desarrollados sobre los aspectos comentados en las clases teóricas. Se utilizarán el ensamblador NASM y el depurador ALD, funcionando ambos dentro de Linux. Las sesiones de prácticas tendrán lugar en el laboratorio 106. Habrá tres grupos de prácticas.

Programa Práctico

Evaluación

Básica:

- * Hyde, R., "The Art of Assembly Language Programming", publicación electrónica disponible en <http://webster.cs.ucr.edu>. (No se utiliza todo el contenido de esta obra para la asignatura; sólo determinadas partes).
- * Varios autores: "Manual de NASM", publicación electrónica disponible en <http://www.web-sites.co.uk/nasm/docs/>.

Puede encontrarse diverso material para la asignatura en la dirección <http://www.infor.uva.es/agustin/etc1.html>. Concretamente este programa, enlaces de interés y material que se irá actualizando a lo largo del curso, por lo que se recomienda su consulta periódica.

Bibliografía

True