

Plan 290 Ing.Automática y Electrónica Ind.

Asignatura 44158 HERRAMIENTAS DE DISEÑO ELECTRONICO

Grupo 1

Presentación

La asignatura aborda diversas metodologías y herramientas para realizar diseños electrónicos, tanto dentro de los circuitos integrados (FPGA, principalmente) como fuera de ellos, en tarjetas de circuito impreso (PCB). Se emplean diversos programas comerciales de síntesis y simulación con Lenguajes de Descripción de Circuitos (HDL).

Programa Básico

Objetivos

Con esta asignatura se aprende a diseñar circuitos digitales complejos sobre dispositivos lógicos programables (FPGA), pudiendo aplicar la misma metodología al diseño sobre ASIC.

Programa de Teoría

Se realizan seis prácticas de dos horas, empleando el simulador de circuitos ModelSim de Mentor Graphics y la herramienta de síntesis WebPack ISE de Xilinx.

Programa Práctico

Evaluación

Véase <http://www.dte.eis.uva.es/Docencia/ETSII/HDE/HDE.htm>

Bibliografía

True