

Plan 258 Ing. Tec. en Informática de Sist.

Asignatura 16551 ESTRUCTURA DE COMPUTADORES

Grupo 1

Presentación

Unidades funcionales: memoria, procesador, periferia, lenguajes máquina y ensamblador, esquema de funcionamiento. Electrónica. Sistemas digitales. Periféricos

Programa Básico

Objetivos

El objetivo primordial de esta asignatura es el estudio de la estructura y funcionamiento de los computadores. Para ello se analizan las distintas unidades funcionales del computador, centrándose especialmente en la unidad aritmético lógica y la unidad de control. Se introduce al alumno en el diseño de procesadores.

Programa de Teoría

- 1.- INTRODUCCIÓN (Evolución histórica, concepto de estructura de un computador, máquinas multinivel)
- 2.- MEMORIAS (Diseño de sistemas de memorias, memoria cache, memorias secundarias)
- 3.- PERIFÉRICOS Y BUSES (Entrada y salida, buses e interfaces)
4. LA UNIDAD ARITMÉTICO-LÓGICA (Registros, operaciones elementales, multiplicación y división, operaciones en punto flotante)
- 5.- LA UNIDAD DE CONTROL (Introducción al diseño de circuitos secuenciales, diseño de la unidad de control)
- 6.- MICROPROGRAMACIÓN (Conceptos generales, diseño de procesadores)

Programa Práctico

Las prácticas son sobre el lenguaje ensamblador de la arquitectura IA-32 y constan de 9 prácticas que se desarrollan en el laboratorio y un trabajo final.

Evaluación

La calificación final se obtendrá sumando la nota de laboratorio (max. 3 puntos) con la nota del examen de la asignatura (msx. 7 puntos)

Bibliografía

Fuentes Básicas:

- * BASTIDA, J., "Introducción a la Arquitectura de Computadores", Secretariado de Publicaciones de la Universidad de Valladolid, 1995.
- * TANEMBAUM, A.S., "Structured Computer Organization", Prentice-Hall, 4ª edición.
- * PATTERSON, D.; HENNESSY, J., "Estructura y diseño de computadores", Ed. Reverté 2000.
- * DORMIDO, S. Y otros, "Estructura y tecnología de computadores", Ed. Sanz y Torres 2ª edición 2002.

