

Plan 297 Ing.Tec.Telec Esp Sist Telecomunicaci

Asignatura 44420 AMPLIACION DE SISTEMAS DE TELECOMUNICACION I

Grupo 1

Presentación

Desarrollo de sistemas de telecomunicación y procesamiento discreto de señales en tiempo real sobre DSP, con el entorno de programación visual VAB/RIDE

Programa Básico

Objetivos

Reforzar los conocimientos del tratamiento discreto de señales, en base a la implementación práctica de los sistemas de telecomunicación en tiempo real

Adquirir conocimientos sobre la implementación de sistemas reales en tiempo real sobre un procesador de señal (DSP) de última generación

Fomentar el trabajo en grupo y la colaboración

Programa de Teoría

1. Introducción a los DSP
2. Arquitectura de la familia TMS320C67
3. Descripción del sistema de desarrollo DSK 320C6711
4. Descripción del entorno de programación visual VAB

Programa Práctico

Se desarrollarán un conjunto de prácticas, tipo tutorial, para aprender el manejo de la plataforma HW/SW.

A continuación se implementarán varios esquemas de moduladores / demoduladores analógicos y digitales en tiempo real sobre el DSP

Finalmente, se realizará un proyecto final.

Evaluación

La nota se obtendrá en base al trabajo realizado en las prácticas y el proyecto final.

No habrá examen final de la asignatura.

Bibliografía

Tratamiento de señales en Tiempo Discreto, 2ª Ed. Alan V. Oppenheim, Ronald W. Schaffer, R. Buck, 2000, 950pp. Prentice Hall. ISBN 84-205-2987-7
Ref. Biblioteca ETSIT: SST Opp Dis

Tratamiento Digital de Señales, Principios, algoritmos y aplicaciones, 3ª Ed. Proakis, Manolakis 1998. 974pp. Prentice Hall. ISBN 84-8322-000-8
Ref. Biblioteca ETSIT: SST Pro Dig

DSP System Design using TMS320C6000. Kehtarnavaz, Keramat. Prentice Hall. 2001. ISBN 0-13-091031-7.
Ref. Biblioteca ETSIT: SST Keh DSP

DSP Application using C and TMS320C6000. Chassaing. John Wiley & Sons 2002. ISBN 0-471-20754-3
Ref. Biblioteca ETSIT: SST Cha DSP

Desarrollo de librerías de procesamiento de Señal para el entorno de programación Visual Application Builder (VAB) para DSP. Alberto Hernando Valentin. Proyecto fin de carrera. ETSIT. Septiembre 2004

RIDE 4.3 USERS MANUAL Hyperceptron
