

Plan 290 Ing.Automática y Electrónica Ind.

Asignatura 44145 DISPOSITIVOS LOGICOS PROGRAMABLES

Grupo 1

### Presentación

---

### Programa Básico

---

- 1.Introducción y clasificación.
  - 2.Dispositivos lógicos programables sencillos.
  - 3.Lenguajes de descripción de hardware.
  - 4.Implantación de lógica combibacional.
  - 5.Implantación de lógica registrada y FSM.
  - 6.Dispositivos lógicos programables complejos.
  - 7.Dispositivos tipo FPGA.
  - 8.Puerto de acceso para test.
  - 9.Diseño de alto nivel y síntesis lógica.
  - 10.Desarrollo de un caso práctico.
- 

### Objetivos

---

### Programa de Teoría

---

- 1.- Introducción. 2.- Tecnología CMOS. 3.- Introducción a las PLD's. 4.- Diseño básico con PLDs. 5.- PLDs Comerciales 6.- Diseño de lógica combinatorial. 7.- Diseño de lógica registrada. 8.- Máquinas de estados finitos. 9.- PLDs Complejas. 10.- Diseño de alto nivel y síntesis lógica. 11.- PLDs comerciales complejas.
- 

### Programa Práctico

---

### Evaluación

---

### Bibliografía

---