

Plan 290 Ing.Automática y Electrónica Ind.

Asignatura 44141 PROCESADORES DIGITALES DE SEÑAL

Grupo 1

Presentación

Programa Básico

- Tema 1: Introducción al Procesamiento Digital de Señales.
- Tema 2: Introducción a los Procesadores Digitales de Señal.
- Tema 3: Arquitectura de los Procesadores ADSP-2106x.
- Tema 4: Técnicas de Direccionamiento.
- Tema 5: Unidades de Cálculo.
- Tema 6: Secuenciador del Programa.
- Tema 7: Gestión de las Interrupciones.
- Tema 8: Organización de la Memoria.
- Tema 9: DMA.
- Tema 10: Diseño del Sistema.

Objetivos

Programa de Teoría

- Lección 1: Introducción al Procesamiento Digital de Señales
- Lección 2: Procesadores Digitales de Señal
- Lección 3: Introducción a la Familia de Procesadores ADSP-2106X
- Lección 4: Unidades de Cálculo
- Lección 5: Técnicas de Direccionamiento
- Lección 6: Secuenciador de Programa
- Lección 7: Organización de la Memoria
- Lección 8: Acceso Directo a Memoria

Programa Práctico

Evaluación

Examen escrito al final del cuatrimestre. Prácticas de laboratorio.

- * LAPSLEY P. "DSP Processor Fundamentals 68000". BDT.
 - * ANDREW BATEMAN, IAIN PATERSON-STEPHENS. "The DSP Handbook". Prentice-Hall.
 - * "Manual de Usuario ADSP-2106X SHARC". Analog Devices.
-