

Plan 512 GRADO EN INGENIERÍA DE TECNOLOGÍAS ESPECÍFICAS DE TELECOMUNICACIÓN

Asignatura 46648 AMPLIACIÓN DE INSTRUMENTACIÓN Y EQUIPOS ELECTRÓNICOS

Tipo de asignatura (básica, obligatoria u optativa)

OPTATIVA (OBLIGATORIA DE LA MENCIÓN)

Créditos ECTS

6 ECTS

Competencias que contribuye a desarrollar

1. GC1. Capacidad de organización, planificación y gestión del tiempo.
2. GC2. Capacidad para comunicar, tanto por escrito como de forma oral, conocimientos, procedimientos, resultados e ideas relacionadas con las telecomunicaciones y la electrónica.
3. GC3. Capacidad para trabajar en cualquier contexto, individual o en grupo, de aprendizaje o profesional, local o internacional, desde el respeto a los derechos fundamentales, de igualdad de sexo, raza o religión y los principios de accesibilidad universal, así como la cultura de paz.
4. GB1. Capacidad de razonamiento, análisis y síntesis.
5. GB2. Capacidad para relacionar conceptos y adquirir una visión integrada, evitando enfoques fragmentarios.
6. GB4. Capacidad para trabajar en grupo, participando de forma activa, colaborando con sus compañeros y trabajando de forma orientada al resultado conjunto.
7. GBE3. Capacidad para resolver problemas con iniciativa, creatividad y razonamiento crítico.
8. GBE4. Capacidad para diseñar y llevar a cabo experimentos, así como analizar e interpretar datos.
9. GE3. Capacidad para desarrollar metodologías y destrezas de aprendizaje autónomo eficiente para la adaptación y actualización de nuevos conocimientos y avances científicos.

Objetivos/Resultados de aprendizaje

1. Conocer y comprender las arquitecturas en bloques funcionales de los sistemas y equipos medidores de tiempo y frecuencia y su utilización.
2. Comprender el funcionamiento, características y aplicaciones de las bases de tiempos con cristales de cuarzo.
3. Conocer y comprender la arquitectura funcional de equipos de generación de funciones, sintetizadores de frecuencia y de frecuencia de barrido de banda ancha y su aplicación en casos prácticos.
4. Comprender las diferencias de la medida y visualización de parámetros de señales en el dominio del tiempo y de la frecuencia y utilización de los equipos correspondientes.
5. Conocer y comprender la arquitectura funcional de los equipos analizadores de señal en el dominio de la frecuencia y sus características, especificaciones técnicas y utilización
6. Conocer y comprender las características técnicas, utilización y aplicaciones de sistemas electrónicos de conversión de energía.
7. Conocer y comprender las características técnicas, aplicaciones y utilización de sistemas de instrumentación.
8. Conocer las características técnicas de los buses usuales en instrumentación programable.

Contenidos

TEMA 1: Introducción a la instrumentación electrónica

- 1.1 Objetivos
- 1.2 Información y señales
- 1.3 Adquisición de datos en sistemas de medida
- 1.4 Conversión A/D: consideraciones prácticas del teorema de muestreo
- 1.5 Resumen

TEMA 2: Distorsión en gran señal

- 2.1 Objetivos
- 2-2 Introducción

- 2.3 Circuitos no lineales: modelo polinómico
- 2.4 Linealización por realimentación
- 2.5 Multiplicador integrado: Celda de Gilbert
- 2.6 Aplicaciones
- 2.7 Resumen

TEMA 3: Contador electrónico universal

- 3.1 Objetivos
- 3.2 Introducción: contador básico
- 3.3 Contador de frecuencias simple
- 3.4 Modos de medida
- 3.5 Resumen

TEMA 4: Bases de tiempo

- 4.1 Objetivos
- 4.2 Introducción
- 4.3 Sistemas GPS
- 4.4 Relojes atómicos
- 4.5 Cristales de cuarzo

TEMA 5: Equipos generadores de señal

- 5.1 Objetivos
- 5.2 Introducción
- 5.3 Generadores de función analógicos
- 5.4 Generadores de función digitales: DDS y AWG
- 5.5 Resumen

TEMA 6: Equipos analizadores de señal

- 6.1 Objetivos
- 6.2 Introducción
- 6.3 Analizadores de Fourier
- 6.4 Analizadores de espectros heterodinos
- 6.5 Resumen

TEMA 7: Sistemas de conversión de energía

- 7.1 Objetivos
- 7.2 Introducción: fotodiodo
- 7.3 Convertidores Fotovoltaicos
- 7.4 Convertidores termoeléctricos
- 7.5 Resumen

TEMA 8: Ingeniería fotovoltaica

- 8.1 Objetivos
- 8.2 Electricidad solar fotovoltaica
- 8.3 Tecnología fotovoltaica.
- 8.4 Componentes de los sistemas
- 8.5 Resumen

Principios Metodológicos/Métodos Docentes

- Clase magistral participativa
- Resolución de problemas
- Realización de prácticas de laboratorio con aprendizaje colaborativo

Criterios y sistemas de evaluación

INSTRUMENTO/PROCEDIMIENTO

PESO EN LA NOTA FINAL

OBSERVACIONES

Prueba escrita sobre contenidos de la asignatura, resolución de problemas prácticos (9 puntos máximo) más trabajo sobre tema 4 (1 punto máximo).

70%

Compensable si la calificación obtenida es 4

Prueba práctica de laboratorio sobre las prácticas realizadas y manejo de los equipos de laboratorio.

30%

Compensable si la calificación obtenida es 4

Recursos de aprendizaje y apoyo tutorial

Se dispone de ellos en la actualidad:

- Aula con medios audiovisuales
- Laboratorio de Instrumentación electrónica con puestos dotados de: ordenador y herramienta de simulación cadence.
- Instrumentación por puesto: Fuente de alimentación, multímetro digital, generador digital de señales, contador universal, osciloscopio digital y analizador de Fourier
- Puestos especiales dotados con: medidores de impedancias y analizadores de espectros

Calendario y horario

Consultar web E.T.S.I.T.

Tabla de Dedicación del Estudiante a la Asignatura/Plan de Trabajo

Temas

Duración aproximada

(Horas presenciales)

Periodo aproximados de desarrollo

TEMA 1: Introducción a la instrumentación electrónica

Problemas y prácticas de laboratorio.

4+3+2

2,5 semanas

TEMA 2: Distorsión en gran señal

Problemas y prácticas de laboratorio.

3+3+2

2 semanas

TEMA 3: Contador electrónico universal

Problemas y prácticas de laboratorio.

3+3+2

2 semanas

TEMA 4: Bases de tiempo

Trabajo teórico.

6 h

1,5 semanas

TEMA 5: Equipos generadores de señal

Problemas y prácticas de laboratorio.

3+2+2

2 semanas

TEMA 6: Equipos analizadores de señal

Problemas y prácticas de laboratorio.

4+2+2

2 semanas

TEMA 7 y 8: Sistemas de conversión de energía-Ingeniería fotovoltaica

Problemas y prácticas de laboratorio.

7+2+2

3 semanas

Responsable de la docencia (recomendable que se incluya información de contacto y breve CV en el que aparezcan sus líneas de investigación y alguna publicación relevante)

Datos personales:

Nombre: José Vicente Antón; DNI: 11700421E; Nº Funcionario: 1170042157AO504

Nacido en Zamora el 3 de mayo de 1953.

Domicilio: C/Mariano de los Cobos, nº 116. Valladolid 47014

Formación Académica:

Licenciado en Ciencias Físicas por la Universidad de Valladolid (1977).

Doctor en Ciencias Físicas por la Universidad de Valladolid (1981).

Puestos docentes ocupados:

Ayudante de clases prácticas (exclusiva) desde 01/04/1977 hasta 31/03/1980

Profesor Adjunto Interino (exclusiva) desde 01/04/1980 hasta 31/03/1984

Profesor Titular de Universidad (exclusiva) desde 01/04/1984 hasta 30/09/1986

Profesor Titular Universidad (tiempo completo) desde 01/10/1986 continúa

Mi vinculación con la Universidad se inició en 1977, al incorporarme como Ayudante al departamento de Electricidad y Electrónica de la Universidad de Valladolid y desde entonces he desarrollado toda mi labor docente e investigadora ininterrumpidamente en esta Universidad. Tras ocupar de forma interina una plaza de Profesor Titular, gané por oposición en 1984 la plaza de Profesor Titular de Universidad del Área de Electrónica que ocupo en la actualidad, Durante estos 35 años mi actividad se ha centrado principalmente en la docencia y en la investigación, pero también he ocupado puestos relevantes de gestión universitaria.

INVESTIGACION:

Mi labor investigadora se desarrolló inicialmente en el ámbito de la caracterización y tecnología de dispositivos semiconductores y más concretamente en centros profundos en uniones PIN y uniones Metal-Aislante-Semiconductor. Posteriormente centré mi investigación en el del diseño y caracterización de circuitos analógicos; compensadores de temperatura en osciladores de cristal de cuarzo, diseño de circuitos integrados de baja tensión de alimentación y en convertidores analógicos digitales sigma delta CMOS de altas prestaciones para sistemas de transmisión de datos.

Evaluación positiva de Méritos Investigadores, al amparo del R. D. 1086/1989 de 28 de agosto, 4 sexenios.

Número de publicaciones: 37

Ponencias a congresos internacionales: 40

Participación en proyectos de investigación: 1 con empresa internacional (Semiconductor Research Corporation/Agere Systems); 7 Nacionales, 5 Autonómicos (Junta de Castilla y León), 1 de la Universidad de Valladolid.

Participación en contratos de I+D con empresas y administraciones: 3 nacionales.

Patentes: 1 nacional.

Miembro del grupo investigador "Caracterización eléctrica de materiales semiconductores" en el periodo 1977-2000 y del grupo investigador "Diseño de circuitos integrados analógicos" desde el 2000 ambos del Departamento de Electricidad y Electrónica de la Universidad de Valladolid.

DOCENCIA:

Mi labor docente se ha desarrollado ininterrumpidamente desde 1977 (35 años) en el Departamento de Electricidad y Electrónica de la Universidad de Valladolid habiendo impartido docencia en todos los niveles: primer y segundo ciclo de licenciatura, doctorado y máster oficial.

He impartido docencia en la Licenciatura en Física, Ingeniero en Electrónica (titulación de segundo ciclo), Ingeniero de Telecomunicación e Ingeniero Técnico en Informática de Gestión, en los Programas de Doctorado: Electricidad y Electrónica, desde el curso 1981/82 hasta el 1998/99; Doctorado en Teoría de la Señal y Comunicaciones e Ingeniería Telemática, desde el curso 2001/2002 hasta el curso 2009/2010 y en Máster Universitario en Instrumentación en Física, Máster en Tecnologías de la Información y las Comunicaciones.

Evaluación positiva de Méritos Docentes, al amparo del R.D. 1086/1989 de 28 de agosto, 6 quinquenios.

Tesis doctorales dirigidas: 2, una de ellas premio extraordinario de doctorado.

Trabajos Fin de Carrera: 26

Prácticas en empresas tuteladas: 63

Coordinador del Proyecto "Movilidad de postgrados y estudiantes de Ingeniería de Telecomunicación y Electrónica" del Programa ALFA de la Comisión Europea 1996/1997.

Participación como docente en el Programa Interuniversitario de la Universidad de la Experiencia de la Junta de Castilla y León durante el curso 2004-05.

GESTION ACADÉMICA

He desempeñado diferentes cargos académicos de gestión, dentro de la Universidad de Valladolid, en el Departamento, en el Centro y en el Equipo Rectoral.

Desde el 01/03/1990 hasta el 17/03/1993 he ocupado el cargo de Secretario del Departamento de Electricidad y Electrónica. Subdirector de la E.T.S. de Ingenieros de Telecomunicación desde 18/03/1993 hasta el 15/06/2006 y Director de la E.T.S. de Ingenieros de Telecomunicación desde 16/06/2006 hasta el 06/09/2006. Director de Área de Pruebas de Acceso de la Universidad de Valladolid desde 01/11/2006 hasta 28/02/2017

