

Plan 543 MÁSTER EN INFORMÁTICA INDUSTRIAL

Asignatura 53782 SISTEMAS ELECTRÓNICOS RECONFIGURABLES

Grupo 1

Tipo de asignatura (básica, obligatoria u optativa)

Optativa

Créditos ECTS

3

Objetivos/Resultados de aprendizaje

Comprender los conceptos generales relacionados con los sistemas basados en dispositivos reconfigurables tipo FPGA y CPLD.

Conocer la variedad de soluciones comerciales existentes y manejar su documentación.

Comprender el modo de funcionamiento de los elementos internos básicos de los dispositivos reconfigurables permitiéndoles un uso eficiente y robusto de dichos recursos.

Analizar, diseñar y simular circuitos digitales de mediana o elevada complejidad, empleando lenguajes estándar de descripción de circuitos.

Contenidos

1. Dispositivos reconfigurables: generalidades, aplicaciones y fabricantes.
2. Arquitectura interna de las CPLD y FPGA.
3. Lenguajes de descripción de hardware.
4. Metodología de diseño a nivel de registro.

Criterios y sistemas de evaluación

Prueba oral o escrita, 70%

Trabajo individual o en grupo, 20%

Prueba práctica en el laboratorio, 10%

Responsable de la docencia (recomendable que se incluya información de contacto y breve CV en el que aparezcan sus líneas de investigación y alguna publicación relevante)

Santiago de Pablo Gómez

sanpab@eii.uva.es

Idioma en que se imparte

Español